

# **Codes et turbocodes**

**Springer**

*Paris*

*Berlin*

*Heidelberg*

*New York*

*Hong Kong*

*Londres*

*Milan*

*Tokyo*

Ouvrage écrit sous la direction de  
Claude Berrou

# Codes et turbocodes



**Claude Berrou**

École Nationale Supérieure des Télécommunications de Bretagne

CS 83818

29238 Brest Cedex 3

---

ISBN 13 : 978-2-287-32739-1 Springer Paris Berlin Heidelberg New York

© Springer-Verlag France 2007

Printed in France

Springer-Verlag France est membre du groupe Springer Science + Business Media

Cet ouvrage est soumis au copyright. Tous droits réservés, notamment la reproduction et la représentation, la traduction, la réimpression, l'exposé, la reproduction des illustrations et des tableaux, la transmission par voie d'enregistrement sonore ou visuel, la reproduction par microfilm ou tout autre moyen ainsi que la conservation des banques données. La loi française sur le copyright du 9 septembre 1965 dans la version en vigueur n'autorise une reproduction intégrale ou partielle que dans certains cas, et en principe moyennant les paiements des droits. Toute représentation, reproduction, contrefaçon ou conservation dans une banque de données par quelque procédé que ce soit est sanctionnée par la loi pénale sur le copyright.

L'utilisation dans cet ouvrage de désignations, dénominations commerciales, marques de fabrique, etc., même sans spécification ne signifie pas que ces termes soient libres de la législation sur les marques de fabrique et la protection des marques et qu'ils puissent être utilisés par chacun.

La maison d'édition décline toute responsabilité quant à l'exactitude des indications de dosage et des modes d'emploi. Dans chaque cas il incombe à l'utilisateur de vérifier les informations données par comparaison à la littérature existante.

SPIN: 11682165

*Maquette de couverture : Jean-François MONTMARCHÉ*

*Illustration de couverture : Jean-Noël JAFFRY*

# Liste des contributeurs

Cet ouvrage a été rédigé sous la direction de Claude Berrou avec la contribution de :

Karine Amis,  
Matthieu Arzel,  
Catherine Douillard,  
Alain Glavieux †,  
Frédéric Guilloud,  
Michel Jézéquel,  
Sylvie Kerouédan,  
Charlotte Langlais,  
Christophe Laot,  
Raphaël Le Bidan,  
Émeric Maury,  
Samir Saoudi,  
Yannick Saouter,  
tous de l'École nationale supérieure des télécommunications de Bretagne,

Gérard Battail,  
de l'École nationale supérieure des télécommunications,

Emmanuel Boutillon,  
de l'Université de Bretagne Sud,

et avec le concours précieux de Mohamed Koubâa et de Nicolas Puech.

« Les deux mots les plus brefs et les plus anciens, oui et non, sont ceux qui exigent le plus de réflexion »

Pythagore, V<sup>e</sup> siècle av. J.C.

À nos regrettés collègues et amis Alain Glavieux et Gérard Graton.

# Avant-propos

C'est un double *big bang* qui a ouvert ce que l'on appelle communément aujourd'hui l'ère de l'information. Nous sommes en 1948 et les États-Unis d'Amérique continuent d'investir massivement dans la recherche de haute technologie, dont ils ont tiré les premiers bénéfices durant le conflit mondial. Dans les *Bell Telephone Laboratories*, installés dans le New Jersey, au sud de New York, plusieurs équipes se sont constituées autour de brillants chercheurs, pour beaucoup formés au MIT (*Massachusetts Institute of Technology*). Cette année-là se produisent deux découvertes exceptionnelles, l'une technologique, l'autre théorique, qui vont profondément marquer le 20<sup>ème</sup> siècle. C'est en effet à quelques mois d'intervalle et dans le même établissement que John Bardeen, Walter Brattain et William Shockley inventent le transistor et que Claude Elwood Shannon établit la théorie de l'information et des communications numériques. Prodigieuse coïncidence qui fait naître comme presque jumeaux le composant semi-conducteur qui, suivant son état de conduction (ouvert ou fermé), est capable de représenter matériellement une information binaire (0 ou 1) et le *shannon* ou *bit* (contraction de *binary unit*), unité de mesure de l'information.

On mesure bien aujourd'hui toute l'importance de ces deux inventions qui ont permis le formidable essor de l'informatique et des télécommunications, entre autres. Depuis 1948, les fulgurants progrès de l'électronique, puis de la micro-électronique, ont offert aux ingénieurs et chercheurs du monde des télécommunications le support de leurs innovations, pour accroître, toujours et toujours, les performances de leurs systèmes. Qui aurait pu imaginer, il y a peu, qu'un programme de télévision pourrait être transmis par une paire de fils téléphoniques ? En somme, Shockley et ses collègues, à travers la loi de Gordon Moore (doublement, tous les 18 mois, du nombre de transistors dans une même surface de silicium), ont apporté petit à petit les moyens de répondre aux défis lancés par Shannon, grâce à des algorithmes qui ne pouvaient être que de plus en plus complexes. Un exemple typique en est l'invention, plutôt tardive, des turbocodes et des traitements itératifs dans les récepteurs, qui ne purent être imaginés que parce que les dizaines ou centaines de milliers de transistors requis étaient disponibles.

Les experts de la micro-électronique prévoient comme butée finale de la technologie CMOS, vers 2015, autour de trois milliards de transistors par centimètre carré. C'est l'ordre de grandeur du nombre de neurones dans le cerveau humain (qui restera cependant incomparablement plus puissant, du fait de son extraordinaire réseau de connexions - plusieurs milliers de synapses par neurone). Des milliards de transistors dans une même puce, cela veut dire que les algorithmes les plus exigeants en ressources calculatoires, au moins parmi ceux qui sont connus aujourd'hui, y trouveront leur place sans jouer des coudes. Pour reprendre le slogan d'un fabricant de circuits intégrés : « la limitation n'est pas dans le silicium, elle est dans votre imagination ». Pour être honnête, précisons quand même que la conception et le test de ces fonctions complexes seront loin d'être aisés.

Cependant nous sommes déjà bien loin de l'époque où Andrew Viterbi, pour conclure la présentation de son fameux algorithme, en 1967, affichait un scepticisme à la mesure de sa modestie : « Bien que cet algorithme soit irréaliste du fait des contraintes excessives de mémorisation, il contribue à une compréhension générale des codes convolutifs, à travers sa simplicité opératoire et son analyse » [1]. Un décodeur de Viterbi, c'est aujourd'hui seulement un dixième de millimètre carré de silicium dans un téléphone portable.

Parmi les résultats présentés par Shannon dans la publication fondatrice [2], celui-ci est particulièrement étonnant : *« dans une transmission numérique en présence de perturbation, si le niveau moyen de celle-ci ne dépasse pas un certain seuil de puissance et en utilisant un codage approprié, le récepteur peut identifier le message d'origine sans aucune erreur. »* Par codage, on entend ici, comme dans la totalité du livre, codage correcteur d'erreurs, c'est-à-dire écriture redondante de l'information binaire. Le codage de source (compression numérique), le codage cryptographique, ou tout ce que le mot codage peut avoir comme autre signification, ne sont pas traités dans *Codes et turbocodes*.

Le résultat théorique établi par Shannon a constitué pour des milliers de chercheurs et d'ingénieurs un défi scientifique majeur car l'enjeu économique est considérable. Améliorer le pouvoir de correction d'un code, c'est à même qualité d'information reçue (par exemple, pas plus d'une information binaire fautive sur 10.000 reçues en téléphonie numérique), permettre au système de transmission de fonctionner dans des conditions plus sévères. Il est alors possible de réduire la taille des antennes, le poids des batteries d'alimentation ou l'encombrement des panneaux solaires. Dans les systèmes spatiaux (satellites, sondes, ...), l'économie peut se chiffrer en dizaines de millions de dollars, car le poids des équipements et la puissance du lanceur s'en trouvent notablement réduits. Dans les systèmes cellulaires de téléphonie mobile, améliorer le code, c'est aussi permettre à l'opérateur d'augmenter le nombre d'utilisateurs potentiels dans la cellule. Aujourd'hui, rares sont les systèmes de télécommunications qui n'intègrent pas dans leur spécification un code correcteur d'erreurs.



Un autre domaine d'applications des codes correcteurs est celui des mémoires de masse : disques durs d'ordinateurs, CD-ROM, DVD, ... Les progrès réalisés ces dernières années sur la miniaturisation des motifs élémentaires de mémorisation, magnétiques ou optiques, se sont accompagnés d'une dégradation inévitable des énergies disponibles lors de la lecture des données et donc d'une plus grande vulnérabilité aux perturbations. A cela s'ajoutent des effets accrus d'interférences entre voisins. L'utilisation de techniques déjà éprouvées dans les systèmes de télécommunications, codage et égalisation notamment, s'avère aujourd'hui indispensable pour contrer les effets induits par la miniaturisation de ces dispositifs de stockage. Bien que *Codes et turbocodes* n'aborde pas explicitement ces applications, les concepts qu'on y trouve développés, les algorithmes qui y sont présentés sont aussi d'une grande actualité dans l'industrie des mémoires de masse.

Cet ouvrage est donc principalement consacré au codage correcteur d'erreurs, encore appelé codage de canal, et à ses applications aux communications numériques, en association avec les modulations. Les principes généraux de l'écriture redondante de l'information et la plupart des techniques imaginées jusqu'en 1990 pour protéger les transmissions numériques, sont présentés dans la première moitié du livre (chapitres 1 à 6). Dans cette première partie, un chapitre est également dédié aux différentes techniques de modulation, sans lesquelles les signaux codés ne pourraient être véhiculés dans les milieux réels de transmission. La deuxième partie (chapitres 7 à 11) est consacrée aux turbocodes, inventés plus récemment (1990-93), et dont le pouvoir de correction, qui avoisine les limites théoriques prédites par Shannon, en fait un standard de codage dans des applications de plus en plus nombreuses. Différentes versions de turbocodes, ainsi que la famille des codes LDPC, sont présentées. Enfin, certaines techniques utilisant les principes du turbo-décodage, telles que la turbo-égalisation et la turbo-détection multi-utilisateurs, sont introduites en fin d'ouvrage.

Une caractéristique particulière de ce livre, par comparaison avec la manière dont peut être ailleurs abordé le problème du codage, est le souci de l'application. Les aspects mathématiques n'y sont traités que par nécessité et certains résultats, qui reposent sur des développements complexes, devront être admis. En revanche, les considérations pratiques, en particulier sur les algorithmes et les circuits de traitement, y sont largement détaillées et commentées. De nombreux exemples de performance sont fournis, pour différents schémas de codage et de modulations codées.

Les auteurs du livre sont des enseignants-chercheurs reconnus pour leur expertise dans le domaine des algorithmes et des circuits associés pour les communications. Ils sont notamment à l'origine des turbocodes et de la généralisation de « l'effet turbo » aux différentes fonctions de traitement de l'information dans les récepteurs. Un soin particulier a été apporté dans la rédaction de cet ouvrage collectif, vis-à-vis de l'unité de vue et de la cohérence des notations. Certains concepts, identiques ou similaires, peuvent toutefois y être introduits

à plusieurs reprises et de différentes manières, ce qui – espérons-le – n'enlève rien à la pédagogie de l'ouvrage car celle-ci est l'art de la répétition. *Codes et turbocodes* a été pensé pour être à la fois un livre de découverte du codage et du décodage correcteur d'erreurs, une source précieuse d'informations sur les nombreuses techniques imaginées depuis le milieu du vingtième siècle, et une ouverture vers des problèmes non encore complètement résolus.

Brest, Octobre 2006  
*Claude Berrou*

[1] A. J. Viterbi, "Error Bounds for Convolutional Codes and an Asymptotically Optimum Decoding algorithm", *IEEE Trans. Inform. Theory*, vol. IT-13, pp. 260-269, Apr. 1967.

[2] C. E. Shannon, "A Mathematical Theory of Communication," *Bell System Technical Journal*, Vol. 27, July and October 1948.

*Nota Bene* : tout commentaire sur le contenu de cet ouvrage peut être envoyé à l'adresse électronique suivante : [turbocode@mlistes.enst-bretagne.fr](mailto:turbocode@mlistes.enst-bretagne.fr)

# Sommaire

<b>Liste des contributeurs</b>	<b>v</b>
<b>Avant-propos</b>	<b>ix</b>
<b>1 Introduction</b>	<b>1</b>
1.1 Messages numériques . . . . .	3
1.2 Un premier code . . . . .	4
1.3 Décodage à entrée ferme et décodage à entrée souple . . . . .	8
1.4 Décodage à sortie ferme et décodage à sortie souple . . . . .	11
1.5 La mesure de performance . . . . .	12
1.6 Qu'est-ce qu'un bon code? . . . . .	15
1.7 Les familles de codes . . . . .	17
<b>2 Communications numériques</b>	<b>19</b>
2.1 Modulations Numériques . . . . .	19
2.1.1 Introduction . . . . .	19
2.1.2 Modulations Linéaires Sans Mémoire . . . . .	22
2.1.3 Modulations de fréquence sans mémoire à M états : MDF-M . . . . .	29
2.1.4 Modulations avec mémoire par déplacement de fréquence à phase continue : MDF-M PC . . . . .	31
2.2 Structure et performances du récepteur optimal sur canal gaussien	37
2.2.1 Structure du récepteur cohérent . . . . .	38
2.2.2 Performances du récepteur cohérent . . . . .	42
2.3 Transmission sur canal à bande limitée . . . . .	59
2.3.1 Introduction . . . . .	59
2.3.2 L'interférence entre symboles . . . . .	60
2.3.3 Condition d'absence d'IES : critère de Nyquist . . . . .	63
2.3.4 Expression de la probabilité d'erreur en présence de filtrage de Nyquist . . . . .	68
2.4 Transmission sur canal à évanouissements . . . . .	70
2.4.1 Caractérisation d'un canal à évanouissements . . . . .	70

2.4.2	Transmission sur canal non sélectif en fréquences et à évanouissements lents . . . . .	73
<b>3</b>	<b>Limites théoriques</b>	<b>83</b>
3.1	La théorie de l'information . . . . .	83
3.1.1	Canal de transmission . . . . .	83
3.1.2	Un exemple : le canal binaire symétrique . . . . .	84
3.1.3	Aperçu sur le théorème fondamental du codage . . . . .	86
3.1.4	Interprétation géométrique . . . . .	88
3.1.5	Codage aléatoire . . . . .	88
3.2	Limites théoriques de performance . . . . .	91
3.2.1	Canal à entrée binaire et sortie réelle . . . . .	91
3.2.2	Capacité d'un canal de transmission . . . . .	92
3.3	Limites pratiques de performance . . . . .	96
3.3.1	Canal gaussien à entrée binaire . . . . .	97
3.3.2	Canal gaussien à entrée continue . . . . .	98
3.3.3	Quelques exemples de limites . . . . .	100
3.4	Distances minimales requises . . . . .	101
3.4.1	DMH requise avec la modulation MDP-4 . . . . .	101
3.4.2	DMH requise avec la modulation MDP-8 . . . . .	103
3.4.3	DMH requise avec la modulation MAQ-16 . . . . .	105
3.5	Bibliographie . . . . .	107
<b>4</b>	<b>Codes en bloc</b>	<b>109</b>
4.1	Les codes en blocs à symboles binaires . . . . .	110
4.1.1	Matrice génératrice d'un code en blocs binaire . . . . .	110
4.1.2	Code dual et matrice de contrôle de parité . . . . .	113
4.1.3	Distance minimale . . . . .	113
4.1.4	Codes étendus et codes raccourcis . . . . .	115
4.1.5	Codes produits . . . . .	115
4.1.6	Exemples de codes en blocs binaires . . . . .	116
4.1.7	Les codes cycliques . . . . .	120
4.2	Les codes en blocs à symboles non binaires . . . . .	130
4.2.1	Les codes de Reed-Solomon . . . . .	130
4.2.2	Mise en oeuvre du codeur . . . . .	131
4.3	Décodage et performances des codes à symboles binaires . . . . .	132
4.3.1	Détection d'erreur . . . . .	132
4.3.2	Correction des erreurs . . . . .	134
4.4	Décodage et performances des codes à symboles non binaires . . . . .	143
4.4.1	Décodage à entrée ferme des codes de Reed-Solomon . . . . .	143
4.4.2	Méthode directe de Peterson . . . . .	144
4.4.3	Méthode itérative . . . . .	150
4.4.4	Performances du décodage à entrée ferme des codes de Reed-Solomon . . . . .	158
4.5	Bibliographie . . . . .	158

Annexe : Notions sur les corps de Galois et sur les polynômes minimaux 159

<b>5</b>	<b>Les codes convolutifs et leur décodage</b>	<b>165</b>
5.1	Historique . . . . .	165
5.2	Représentations des codes convolutifs . . . . .	167
5.2.1	Représentation générique d'un codeur convolutif . . . . .	167
5.2.2	Représentation polynomiale . . . . .	170
5.2.3	Arbre d'un code . . . . .	171
5.2.4	Treillis d'un code . . . . .	172
5.2.5	Machine à états d'un code . . . . .	174
5.3	Distances et performances des codes . . . . .	175
5.3.1	Du choix d'un bon code . . . . .	175
5.3.2	Séquences <i>RTZ</i> . . . . .	176
5.3.3	Fonction de transfert et spectre de distances . . . . .	177
5.3.4	Performances . . . . .	181
5.4	Le décodage des codes convolutifs . . . . .	184
5.4.1	Modèle de la chaîne de transmission et notations . . . . .	184
5.4.2	L'algorithme de Viterbi . . . . .	185
5.4.3	L'algorithme <i>Maximum A Posteriori</i> ou <i>MAP</i> . . . . .	189
5.5	Codes convolutifs en bloc . . . . .	190
5.5.1	Fermeture de treillis . . . . .	190
5.5.2	Poinçonnage . . . . .	193
5.6	Bibliographie . . . . .	196
<b>6</b>	<b>Concaténation de codes</b>	<b>197</b>
6.1	Concaténation parallèle et concaténation série . . . . .	199
6.2	Concaténation parallèle et codage <i>LDPC</i> . . . . .	202
6.3	Les permutations . . . . .	203
6.4	Turbo mots croisés . . . . .	204
6.5	Bibliographie . . . . .	206
<b>7</b>	<b>Turbocodes convolutifs</b>	<b>207</b>
7.1	L'histoire des turbocodes . . . . .	207
7.2	Concaténation multiple de codes CSR . . . . .	209
7.3	Les turbocodes . . . . .	211
7.3.1	La terminaison des codes constituants . . . . .	215
7.3.2	La fonction de permutation . . . . .	216
7.4	Le décodage des turbocodes . . . . .	225
7.4.1	Le turbodécodage . . . . .	225
7.4.2	Le décodage <i>SISO</i> et l'information extrinsèque . . . . .	229
7.4.3	Considérations pratiques . . . . .	234
7.5	Les turbocodes <i>m</i> -binaires . . . . .	239
7.5.1	Codeurs CSR <i>m</i> -binaires . . . . .	239
7.5.2	Turbocodes <i>m</i> -binaires . . . . .	240
7.6	Outils d'analyse . . . . .	245

7.6.1	Performances théoriques . . . . .	245
7.6.2	Comportement asymptotique . . . . .	245
7.6.3	Convergence . . . . .	249
7.7	Bibliographie . . . . .	255
<b>8</b>	<b>Turbocodes produits</b>	<b>259</b>
8.1	Historique . . . . .	259
8.2	Les codes produits . . . . .	259
8.3	Le décodage à entrée ferme des codes produits . . . . .	261
8.3.1	Le décodage ligne-colonne . . . . .	261
8.3.2	L'algorithme de Reddy-Robinson . . . . .	262
8.4	Le décodage à entrée souple des codes produits . . . . .	265
8.4.1	L'algorithme de Chase à sortie pondérée . . . . .	265
8.4.2	Performances de l'algorithme de Chase-Pyndiah . . . . .	268
8.4.3	L'algorithme de Fang et Battail . . . . .	269
8.4.4	L'algorithme de Hartmann-Nazarov . . . . .	272
8.4.5	Autres algorithmes à entrée souple . . . . .	276
8.5	Implantation de l'algorithme de Chase-Pyndiah . . . . .	278
8.6	Bibliographie . . . . .	280
<b>9</b>	<b>Codes <i>LDPC</i></b>	<b>283</b>
9.1	Principe des codes <i>LDPC</i> . . . . .	283
9.1.1	Code de parité . . . . .	284
9.1.2	Définition d'un code <i>LDPC</i> . . . . .	287
9.1.3	Encodage . . . . .	290
9.1.4	Décodage des codes <i>LDPC</i> . . . . .	294
9.1.5	Construction d'un code <i>LDPC</i> . . . . .	297
9.2	Architecture de décodage de codes <i>LDPC</i> pour le canal Gaussien	300
9.2.1	Analyse de la complexité . . . . .	301
9.2.2	Architecture d'un Processeur de Nœud Générique (PNG)	302
9.2.3	Architecture générique de propagation des messages . . . . .	306
9.2.4	Combinaisons des paramètres de l'architecture . . . . .	307
9.2.5	Exemple de synthèse d'architecture de décodeurs <i>LDPC</i>	310
9.2.6	Algorithme de décodage sous optimaux . . . . .	312
9.2.7	Influence de la quantification . . . . .	316
9.2.8	État de l'art des architectures de décodeurs <i>LDPC</i> publiées	317
9.3	Bibliographie . . . . .	319
<b>10</b>	<b>Turbocodes et transmissions à grande efficacité spectrale</b>	<b>325</b>
10.1	Les turbo-modulations codées en treillis (TMCT) . . . . .	325
10.2	Les modulations turbocodées pragmatiques . . . . .	331
10.3	Bibliographie . . . . .	338

---

<b>11 Le principe turbo appliqué à l'égalisation et à la détection</b>	<b>341</b>
11.1 La turbo-égalisation . . . . .	342
11.1.1 Canaux multi-trajets et interférence entre symboles . . .	342
11.1.2 La fonction d'égalisation . . . . .	345
11.1.3 Combiner égalisation et décodage . . . . .	349
11.1.4 Principe de la turbo-égalisation . . . . .	351
11.1.5 La turbo-égalisation <i>MAP</i> . . . . .	354
11.1.6 La turbo-égalisation MEQM . . . . .	363
11.2 La turbo-détection multi-utilisateurs et son application aux sys- tèmes CDMA . . . . .	378
11.2.1 Introduction et quelques notations . . . . .	378
11.2.2 Détection multi-utilisateurs . . . . .	379
11.2.3 Turbo-CDMA . . . . .	384
11.3 Conclusions . . . . .	388
11.4 Bibliographie . . . . .	389
<b>Index</b>	<b>394</b>